3) 0.3 ns

7) NIsec1 = 2+1+2 = 5

NIsec2 = 4+1+1 = 6

Sec2 ejecuta más instrucciones.

CPI = Ciclos/NI

tCPU = Ciclos\*T = CPI\*NI\*T

tCPU1 = (1\*2 + 2\*1 + 3\*2)\*T = 10T

tCPU2 = (1\*4 + 2\*1 + 3\*1) = 9T

Sec2 es más rápida.

CPI1 = 10T/5T = 2

CPI2 = 9T /6T = 3/2

8)

MIPSc1 = NI\*F / ଽ(cpi\*ni)\*106 = 1400

MIPSc2 = 1600

tCPU1 = CPI\*NI\*T = (5\*1+1+1)\*109/1400\*106 = 5

tCPU2 = 7.5s

9)

tmejorable = 0.6\*12 = 7.2 segundos

tmejorado = 7.2/2 + (12-7.2) = 4.8+3.6 = 8.4s

G = 12/8.4 = 1,43

10)

tmejorado = 20s

tmejorable = 80s

tno mejorable = 20s

tiene que mejorarse infinitamente :o